

# PATENT ABSTRACTS OF JAPAN

(11)Publication number : 61-097753

(43)Date of publication of application : 16.05.1986

(51)Int.Cl.

G06F 11/34

G06F 15/16

(21)Application number : 59-218204

(71)Applicant : TOSHIBA CORP

(22)Date of filing : 19.10.1984

(72)Inventor : KAKEFUDA SHIGEAKI

## (54) HIERARCHY EVALUATING DEVICE OF COMPUTER SYSTEM

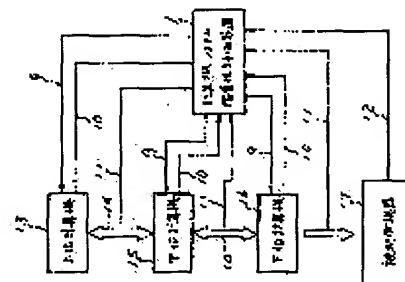
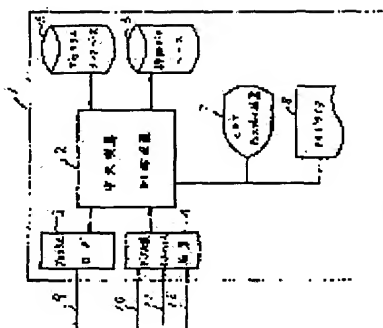
### (57)Abstract:

**PURPOSE:** To decide the function share with which the maximum efficiency is obtained of a computer system as a whole, by measuring the working efficiency and responsiveness of a computer of each hierarchy as well as the data transmitting frequency between computes of each hierarchy and then evaluating the overall hierarchy of the computer system based on the hierarchy evaluation function.

**CONSTITUTION:** A hierarchy evaluation system 1 for computer system fetches the data 10 on the working factor given from the computers of each hierarchy, the transmitting frequency data 11 given from a data transmitter 14 in order to know the load of a transmission system and the controllability data 12 given from a device 17 to be controlled respectively while the computer system is working. Based on those collected data, the hierarchy evaluation function  $F_e$  is calculated. An example of the hierarchy evaluation function shows ( $F_e$ )

$C1.LCPU+C.LTR+C3.ROTR$ , where LCPU, LTR and ROTX

show a computer load exponent, a transmission system load exponent and a controllability function respectively. While  $C1$ ,  $C2$  and  $C3$  mean the weight coefficients and control the effect degree of each designation. Then the function share and the reconstitution are repeated until the function  $F_e$  is minimized or set smaller than the target value (or set the maximum value or a level less than the target value).



## LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]  
[Patent number]  
[Date of registration]  
[Number of appeal against examiner's decision of rejection]  
[Date of requesting appeal against examiner's decision of rejection]  
[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

01P00973

⑩ 日本国特許庁(JP)

⑪ 実用新案出願公開

## ⑫ 公開実用新案公報 (U) 昭61-97753

⑬ Int. Cl.<sup>4</sup>

識別記号

庁内整理番号

⑭ 公開 昭和61年(1986)6月23日

G 01 N 27/46  
// G 01 N 27/88A-7363-2G  
B-7363-2G

審査請求 未請求 (全2頁)

⑮ 考案の名称 酸素センサ

⑯ 実 願 昭59-182362

⑰ 出 願 昭59(1984)12月3日

⑱ 考 案 者 川 島 正 己 伊勢崎市柏川町1671番地1 日本電子機器株式会社内  
 ⑱ 考 案 者 伊 藤 俊 文 伊勢崎市柏川町1671番地1 日本電子機器株式会社内  
 ⑱ 考 案 者 阪 訪 忠 男 伊勢崎市柏川町1671番地1 日本電子機器株式会社内  
 ⑲ 出 願 人 日本電子機器株式会社 伊勢崎市柏川町1671番地1  
 ⑳ 代 理 人 弁理士 笹島 富二雄

## ⑳ 実用新案登録請求の範囲

- (1) 多孔性基板の一侧に、電極、酸素イオン伝導性固体電解質、電極、ガス拡散層速用拡散層を順次積層してなり、基板側の電極を陽極、反基板側の電極を陰極として電圧を印加し、電流値から酸素濃度を検出するようにした膜構造酸素センサにおいて、拡散層の外表面を一部に窓をあけてガス非透過性のガス非透過層により被覆したことを特徴とする酸素センサ。
- (2) ガス非透過層がガラス層である実用新案登録

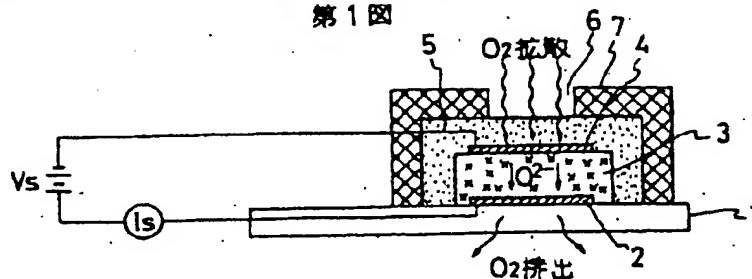
請求の範囲第1項記載の酸素センサ。

図面の簡単な説明

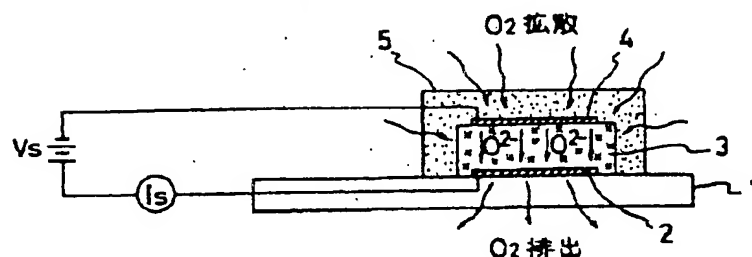
第1図は本考案の一実施例を示す酸素センサ要部の模式断面図、第2図は同上の平面図、第3図は本考案による特性を示す線図、第4図は従来例を示す酸素センサ要部の模式断面図、第5図は従来の特性を示す線図である。

1…基板、2…電極、3…固体電解質、4…電極(陰極)、5…拡散層、6…窓、7…ガス非透過層(ガラス層)。

第1図



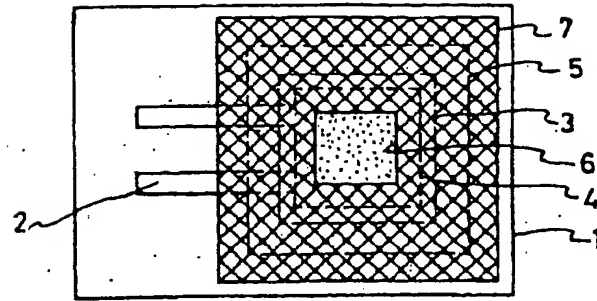
第4図



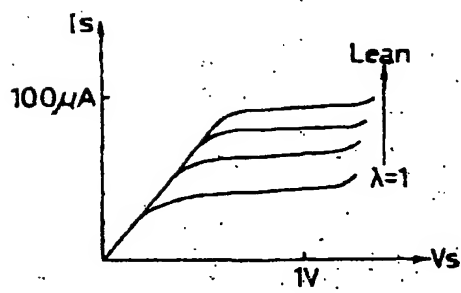
6/P.00973

実開 昭61-97753(2)

第2図



第3図



第5図

